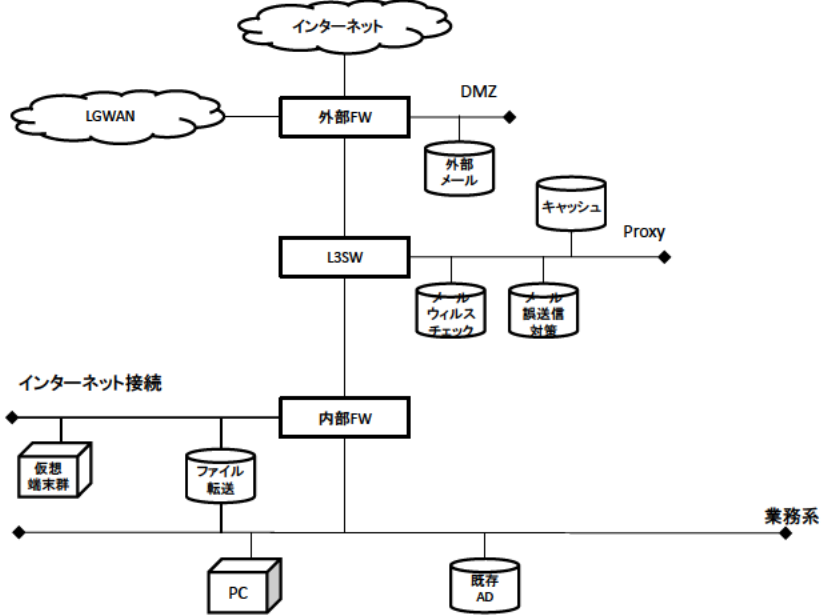


実証研究環境全体構成図（構築前）



実証研究環境全体構成図（構築後）

